PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-265774

(43) Date of publication of application: 11.10.1996

(51)Int.CL

HO4N 7/32 HO3M 7/30 // G05T 9/00

(21)Application number: 07-066628

(71)Applicant : SONY CORP

(22)Date of filing:

27.03.1995

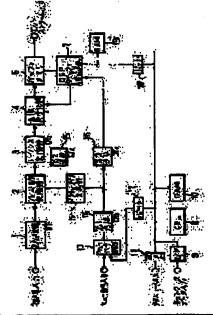
(72)Inventor: KITAZATO NAOHISA

(54) PICTURE COMPRESSION METHOD AND PICTURE COMPRESSION DEVICE

(57)Abstract:

PURPOSE: To provide a picture compression method or the like capable of performing segmentation from an optional frame without distrubing the decoding of picture signals.

CONSTITUTION: This method is provided with a frame order conversion part 2 for converting the frame order of the picture signals on the basis of picture type data, a picture encoding part 4 for performing encoding including inter—frame predictive encoding on the basis of the picture type data, a buffer memory 5 for cutputting the encoded picture signals as the data of a fixed bit rate and a DSP circuit 7 for controlling the buffer memory 5. Then, a picture type generation part 6 generates the picture type data and creates the picture type data for creating a data group decodable independent of the previous frame when queue signals are inputted.



LEGAL STATUS

[Date of request for examination]

13.03.2002

Date of sending the examiner's decision of rejection]

30.11.2004

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (G): 1998,2003 Japan Patent Office

BEST AVAILABLE COPY

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出廣公開春日

特開平8-265774

(43) 公開日 平成8年(1996) 10月11日

(51) IntCl.		識別配号	厅内部现态号	FI			技術表示箇所
H04N	7/32			H04N	7/137	Z	
HOSM	7/30		9882-5K	HOSM	7/30	Z	
# G06T	9/00			G06F	15/66	330D	

存立前水 未請求 請求項の数4 OL (全 11 頁)

(21)出國書号	特顯平7-68628	(71) 出顧人	000002185 ソニー株式会社		
(22) 出魔日	平政7年(1995) 3 月27日	(72)発頻者	東京都島川区北島川6丁目7番55号 北風 国久 東京都島川区北島川6丁員7番55号 ソニ		
		(74) (731)	一株式会社内 弁理士 志賀 富士殊 (外1名)		

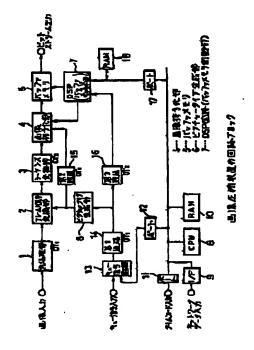
(54) 「発明の名称」 画像圧縮方法及び画像圧縮接置

(57) 【要約】

()

【目的】 画像信号のデコードに支煙をきたすことなく 任意のフレームから切り出しできる画像圧縮力法等を提供する。

【構成】 ピクチャータイプデータに基づき画像信号のフレーム順序を変換するフレーム順序変換部2と、ピクチャータイプデータに基づきフレーム間予測符号化を含む符号化を行う画像符号化部4と、この符号化された画像信号を一定ピットレートのデータとして出力するバッファメモリ5と、このバッファメモリ5を制御するDSP回路7と、前記ピクチャータイプデータを生成し、キュー信号が入力されるとそれ以前のフレームとは独立にデコード可能なデータグループを生成するピクチャータイプデータを生成するピクチャータイププータを生成するピクチャータイプでの変を生成するピクチャータイプでの変を生成するピクチャータイプでの変を生成するピクチャータイプでの変を生成するピクチャータイプでの変を生成するピクチャータイプ生成部6とを備える。



【特許請求の範囲】

【請求項1】 画像信号の各フレームに、予測権済を示すピクチャータイプデータをそれぞれ割り当て、このピクチャータイプデータに基づさフレーム関予測符号化を含む符号化を行う画像圧離方法において、

キュー信号が出力されると、それ以前のフレームとは独立にデコード可能なデータグループを生成するピクチャータイプブータを削り当てることを特徴とする画像圧縮 万法。

【請求項2】 画像信号の各フレームに、子測構造を示すピクティータイプデークをそれぞれ割り当てるピクチャータイプ生成部と、

前記ピクチャータイプデータに基づきフレーム間予測符 身化を食む符号化を行う画像符号化部とを備えた画像圧 縮佐屋において、

キュー信号が出力されると、前記ピクチャータイプ生成部がそれ以前のフレームとは独立にデコード可能なデークグループを生成するピクチャータイプデータを割り当てることを特徴とする面位圧縮蒸促。

【請求項3】 函像信号の各フレームに、子測構造を示 20 すピクチャータイプデータをそれぞれ例り当てるピクチャータイプ生成部と、

前記ピクチャータイプデータに基づきフレーム間予測符 身化を含む符号化を行う画像符号化部と、

この**副像符号化部の圧縮**画像**位号をストアする**バッファ メモリと、

このバッファメモリの書き込みを制御すると共にこのバッファメモリにストアされた圧縮面像信号を一定レートのプータとして出力するよう読み出しを制御するパッファメモリ制御係とを備えた両像圧縮装置において、

ビデオクリップ符号化モードが選択されると、前記パッファメモリ制御部が前記パッファメモリの記憶容量を必要最小限のレベルとし、且つ、前記パッファメモリへの 巻き込み及び読み出しを停止して待機するべく制御する ことを特徴とする画像圧縮装置。

【前求項4】 面像信号の各フレームに、予測構造を示すピクチャータイプデータをそれぞれ割り当てるピクチャータイプ生成部と、

前記ピクチャータイプデータに基づきフレーム間予測符 号化を含む符号化を行う阿保符号化部と、

この画像符号化部の圧縮画像信号をストアするパッファ メモリと、

このバッファメモリの舎さ込みを制御すると共にこのバッファメモリにストアされた圧縮画像信号を一定レートのデータとして出力するよう読み出しを制御するバッファメモリ制御部とを備えた画像圧縮装置において、

ビデオクリップ符号化モードが選択されると、前記バッファメモリ制御部が前記パッファメモリの記憶容量を必要最小限のレベルとし、且つ、前記パッファメモリへの寄き込み及び読み出しを停止して待機するべく制御し、

前記ピデオクリップ符号化セード時にキュー信号が出力 されると、前記ピクチャータイプ生成部がそれ以前のフ レームとは独立にデコード可能なデータグループを生成 するピクチャータイプデータを割り当てることを特徴と する画像圧縮装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、面像信号の各フレーム にピクチャータイプデータを割り当て、このピクチャー タイプデータに基づき符号化を行うことにより適像信号 を圧縮する阿像圧縮力法及び面像圧縮装置に関する。

[0002]

【従来の技術】従來の面像圧縮方法として、函像信号の各フレームにピクチャータイプデータをそれぞれ割り当て、このビクチャータイプデータに基づさフレーム間予測符号化を主体として符号化する方法が必然されている。上記ピクチャータイプデータの割り当ては一定の順序に沿ったシーケンスデータを繰り返し割り当てるもので、シーケンスデータの周期毎に単一のプータグループが構成される。各データグループは他のデータグループに依存することなく独立にデコード可能であり、あるデータグループでデータ破綻が生じても他のブータグループにはデータ破綻による無影響が及ばないものである。

[0003]

【発明が解決しようとする課題】上記画像圧縮方法においては、連載的な画像信号を連続的に符号化する際には何ら問題ない。しかし、例えば連続的な画像信号の一部を切り出してその切り出した画像信号を符号化してデジタルストレージメディアに格納したい場合にはその切り出しフレームを任意に選択することができない。なぜなら、データグループの途中フレームで画像を切り出すと、適正なデュードが困難となるため、データグループの先頭でしか切り出しタイミングを選択できない。

【0004】また、切り出した画像信号を複数デジタルストレージメディアに格納し、この格納した複数の切り出し画像信号を連続的に再生する場合には再生側のパッファメモリがオーバーフローするおそれがある。 即ち、連続する切り出し画像信号の連続ポイントでは先の切り出し画像信号のスタート時点でのパッファメモリ占有量が決定される。 従って、 先の切り出し画像信号のエンド時点でのパッファメモリ占有量が大さい場合に、 次の切り出し画像信号のスタート 中点でのパッファメモリ占有量が大さい場合に、 次の切り出し画像信号のスタート 中点でのパッファメモリ 占有量が大さい場合に、 次の切り出し画像信号のスタート 中点でのパッファメモリ 占有量も大きいとバッファメモリがオーバーフローする可能性が非常に大きくなる。

【0005】そこで、本発明は画像信号のゲコードに実際をきたすことなく、任意のフレームから切り出しできる画像圧縮方法及び画像圧縮装置を提供することを課題とする。又、本発明は複数の切り出し画像信号を速続的に再生する場合に再生側のバッファメモリがオーバーフ

ローする可能性を極力少なくすることができる面像圧縮 装置を提供することを課題とする。

[0008]

)

()

【課題を解決するための手段】上記課題を達成するための第1発明の画像圧縮力法は、画像信号の各フレームに、予測構造を示すビクテャータイプデータをそれぞれ割り当て、このビクチャータイプデータに基づきフレーム関予測符号化を合む符号化を行う画像圧縮方法において、キュー信号が出力されると、それ以前のフレームとは独立にデコード可能なデータグループを生成するビクチャータイプデータを割り当てるものである。

【0007】また、第2発明の画像圧権装置は、画像信号の各フレームに、予測構設を示すピクチャータイプデータをそれぞれ割り当てるピクチャータイプ生成部と、前記ピクチャータイプデークに基づさフレーム間予測符号化を含む符号化を行う画像符号化部とを備えた画像圧和器屋において、キュー信号が出力されると、前記ピクチャータイプ生成部がそれ以前のフレームとは独立にデコード可能なデータグループを生成するピクチャータイプデータを割り当てるものである。

【0008】さらに、第3発明の画像圧裕装段は、画像信号の各フレームに、予測榜造を示すピクチャータイプ プークをそれぞれ割り当てるピクテャータイプ生成応 と、前記ピクチャータイプデータに基づきフレーム問予 測符号化を含む符号化を行う画像符号化部と、この画像 符号化部の底施画像信号をストアするパッファメモリ と、このパッファメモリの書き込みを制御すると共にこのパッファメモリにストアされた圧縮画像信号を一定レートのデータとして出力するよう読み出しを制御するパッファメモリ制御部が前記パッファメモリの記憶容量を必要 アメモリ制御部が前記パッファメモリの記憶容量を必要 変長小限のレベルとし、且つ、前記パッファメモリへの 舎を込み及び読み出しを停止して待機するべく制御する ものである。

【0009】またさらに、第4発明の画像圧縮装置は、画像信号の各フレームに、テ測構造を示すビクチャータイプ生成 がと、前記ピクチャータイプデータに基づきフレーム間 予測特号化を合む符号化を行う画像符号化部と、この画 像符号化部の圧縮画像信号をストアするバッファメモリと、このパッファメモリの書き込みを制御すると共にこのパッファメモリにストアされた圧縮阿像信号を一定レートのデータとして出力するよう読み出しを制御するパッファメモリ制御部とを備えた画像圧縮装置において、ビデオクリップ符号化モードが選択されると、前記パッファメモリ制御部が前記パッファメモリの記憶容量を必要最小限のレベルとし、且つ、前記パッファメモリへの書き込み及び読み出しを停止して待機するべく制御し、前記ピデオクリップ特号化モード時にキュー信号が出力 50

されると、前記ピクチャータイプ生成部がそれ以前のフレームとは独立にデコード可能なデータグループを生成するピクチャータイプデータを割り当てるものである。 【0010】

【作用】第1及び第2発明によれば、所望の画像切り出しポイントでキュー信号が出力されると、その切り出しポイントに対応するフレームにはそれ以前のフレームとは独立にデコード可能なデークグループを生成するピクテャータイプデータが割り当て6れる。

【0011】第3発明によれば、ビデオクリップ符号化モードが選択されると、バッファメモリの記憶存員を必要最小限のレベルにして特権するため、その後に入力される画像信号(切り出し画像)のスタート時点でのバッファメモリ占有量は常に必要最小限のレベルとなる。

【0012】第4発明によれば、ビブオクリップ特号化モードが選択されると、バッファメモリの記憶容量を必要是小限のレベルにして特機し、その後に所望の函像切り出しポイントでキュー信号が出力されるとその切り出しポイントに対応するフレームにはそれ以前のフレームとは独立にデコード可能なデータグループを生成するピクチャータイプデータが割り当てられ、これら画像信号(切り出し画像)のスタート時点でのバッファメモリ占有量は常に必要最小限のレベルとなる。

[0013]

【実施例】以下、本発明の実施例を因面を用いて説明する。図1から図9には本発明の実施例が示され、この実施例に係る画像圧縮装録はデジタル化した画像信号の圧縮に際してフレーム間の相関利用を前提とし、DCT及び動き補償予測の組み合わせによる符号化と、さらに可変長符号化(VLC)とを用いて信報量圧縮を図るものであり、以下詳しく説明する。

【0014】図9にはフレームのピクチャータイプとその予測の相関関係を示す図が示されている。図9において、相関関係の特徴において各フレームにはピクチャータイプと称される識別データが付与される。このピクチャータイプにはIピクチャー、Pピクチャー、Bピクチャーの3種が存在する。Iピクチャーは他フレームからの予測は世ずに同一フレーム内の画像信号のみを用いての予測は世ずに同一フレーム内の画像信号のみを用いての予測は世ずに同一フレーム内の画像信号のみを用いての予測(前向き予測と称する。)が可能なフレームである。Bピクチャーは、直前直後の両方のIピクチャー又はPピクチャーからの予測が可能である。よって前向さ予測の他に、径ろのフレームからの予測(後ろ向き予測と称する。)、前後両方のフレームからの予測(両方向予測と称する。)が可能である。

[0015] 図1には関係圧縮装置の回路プロック図が示されている。図1において、先ず、被制御系である阿像信号の信号処理系について説明する。デジタル化された画像信号は前処理部1に供給され、この前処理部1に

はフレームシンクロナイザ部と解像度変換部とテレシネ 信号検出部と色信号フォーマット変換部とスキャン変換 部とが内蔵されている。そして、フレームシンクロナイ ず部にて面像信号をフレーム同期信号に同期させ、解像 度変換部で画像信号の水平方向の画素数を所望の割合に 圧満し、アレシネ信号検出部では画像信号がテレシネ信号である場合にこれを元の状態に戻す。又、色信号フォーマット変換部では色信号(Y,RーY,BーY)のフォーマットを4:2:2から4:2:0に変換し、スキャン変換部では下記するDCT処理のためラスタスキャンからプロックスキャンに変換する。この前処理部1での処理に要する場面時間はDT1である。

【0016】この前処理部1の出力阿像信号はフレーム 順序変換部2に供給され、フレーム順序変換部2はBピ クチャーが未来のフレームからの予測となるため、これ を可能とするべくBピクチャーのみ遊遊させるものであ る。 図2にはこのフレーム順序変換部2の具体的な回路 ブロック図が示されている。図2において、面像信号は 3フレーム遅延回路2aを経て選択回路2bに供給され ていると共に面像信号は何ら回路を終ることない経路で 20 も選択回路2トに供給されている。選択回路2トは下記 するピクチャータイプ生成部6からのピクチャータイプ プータがBピクチャーの場合には3フレーム遅延回路2 aの出力を選択し、ピクチャータイプデータが I ピクチ ャー又はPピクチャーの場合には遅延されない画像信号 を選択して出力する。 従って、フレーム順序変換部2か らは図3に示す如くフレーム順序の変換した回復信号が 出力される。フレーム順序変換部2による1部フレーム の遅延は信号系の遅延としては扱わない。

【0017】 再び図1に戻り、フレーム順序変換部2の 出力画像信号はシーケンス変換部3に供給され、シーケ ンス変換部3は下記する画像符号化部4に合ったシーケ ンス変換を行う。このシーケンス変換部3での遅延時間 はDT2でありDT2は1/2フレーム程度である。シー ケンス変換部3の出力画像信号は画像符号化部4に供給 されている。

【0018】図4には画像符号化部4の詳しい回路プロック図が示されている。図4において、入力画像信号は被算器40に供給され、被算器40は画像信号を下記する予測値で被算する。被算器40の出力は2次元の突画像データ、又は、予測融宏データであり、このデータがDCT符号化回路41に供給される。DCT符号化回路41は上記データをプロック単位(例えば8×8両案)で周波数領域のDCT係数に変換する。ここで、画素は一般に低周波成分の大きな信号であるため、DCT係数の分布には一般に偏りがある。

【0019】DCT符号化回路41の出力は食子化器42に供給され、量子化器42はDSP(デジタルシグナルプロセス)回路7からの制御データに基づき量子化する。この量子化された信号は可変長符号化(VLC)回 50

路43に供給され、可変長符号化回路43はDSP回路 7からの制御データに基づき可変長符号化する。ここで、可変長符号化は、DCT係数の偏りを利用して出現 硫率の高い事象に対して短い符号を、出現確率の低い事 象に対して長い符号を割り当てて、最終的に効率の良い 符号化を実現する。

【0020】可変長符号化回路43で符号化された画像 信号は選択回路52に出力される。この選択回路52に は透似データ発生部53からの疑似データ(スタッフィ ングデータ)、この実施例ではゼロデータが供給され、 DSP回路7からの制御データに基づさいずれか一方の 信号を選択して多重化器44に出力する。

【0021】また、量子化器42の出力は逆量子化器4 5及びIDCT回路46の順に供給され、さらに、この 出力と下記する予測値とが加算器47で加算されて符号 化された元の画像信号に戻される。この復号顧便信号は フレームメモリ48にストアされる。

【0022】一方、入力面像信号は動き検出部49及び モード制定部50にそれぞれ供給され、動き検出部49 はピクチャータイプ生成部6からのピクチャータイプデ ータ (I, P, B) に関連してブロック単位 (例えば8) ×8 厠索) で画像信号の動きを検出する。 そして、動き 检出部49はブロック単位の敵きベクトルを予測部51 及び多重化部44に出力し、又、動きベクトルを求める ための評価値をモード判別部50に出力する。モード判 別部50は画像信号と評価値を解析し、ピクチャータイ プデータ (I, P, B) に応じて可能な予測モードをブ ロック単位で選択する。具体的には、モード判別部50 はIピクチャーでは常にイントラ符号化のみを選択し、 Pピクテャーではイントラ符号化と前向を予測とから選 択し、Bピクチャーではこれに加えて後ろ向き予測、両 方向予測とから選択し、選択した予測モードを予測部5 1及び多量化都44に出力する。予測部51ではフレー ムメモリ48より両保信号を読み出し、励きペクトル及 び予測モードに基づき予測値を生成する。イントラ符号 化の場合には予測値をゼロとする。従って、この場合に は破算器40の出力は実面似データとなり、それ以外で は予測観差データとなる。

【0028】上記多重化部44では上述した圧精阿像信号、動きベクトル、予測モードの他に制御データ等が供給され、これらの信号を多量化してピットストリームを出力する。

【0024】再び図1に戻り、画像符号化部4からのビットストリームはパッファメモリ5に出力され、このパッファメモリ4はDSP回路7によって客き込みと読み出しが制御される。従って、DSP回路7はパッファメモリ制御部としても構成されている。

【0025】次に、制物信号の信号処理系について説明 する。CPU(中央処理装置)8はコンピュータ等の外 部機器とネットワークインターフェース9を経て通信 し、制御データの集合である制御リストをRAM(ラン ダムアクセスメモリ)10に取り込む。制御データは例 えば制御タイムコード及びキュー信号発生データから成 り、制御タイムコードはキュー信号を発生させる実時間 を示す。

【0026】一方、人力画像信号に问期し、且つ、そのフレーム周期のタイムコードはポート11を経てCPU8に順次供給される。CPU8はタイムコードがRAM10内の否制御アーケの制御タイムコードと一致するか否か常時限合し、ビデオクリップ符号化モード時に一致するとその制御内容がキュー信号発生データであればキュー信号を生成する。そして、このキュー信号をポート12からキュー信号選択部13に出力する。キュー信号をポート12からキュー信号選択部13に出力する。キュー信号を機会され、キュー信号選択部13はいずれか一方のキュー信号を選択して出力する。即ち、キュー信号の発生手及として制御データによる内部発生モードと操作ボタン入力等による外部発生モードとのいずれかを選択できる。

ì

:)

【0027】キュー信号強択部13か6のキュー信号は 20 第1返延回路14を経てピクチャータイプ生成部6に、 又、第1及び第3遅延回路14,16を経てDSP回路 7にそれぞれ供給される。

【0028】ピクチャータイプ生成都6は通常フリーラ ンのフレームカウンタを基に周期的なピクチャータイプ を繰り返し生成する。即ち、ピクチャーケイプデータの 内容は、図5に示す如く、B、B、I、B、B、P、··· B. B. Pの周期であり、1周期存に単一のデータグル ープを構成する。各データグループは他のデータグルー プのフレームに依存することなく符号化される結果、別 個独立にデコード可能に符号化される。又、このピクチ ャータイプ生成部6はキュー信号によりフレームカウン タがリセットされ、リセット動作により今までのピクチ ャーケイプデークの版書が無視されてデータグループの 最初のピクチャータイプデータに戻される。さらに、ピ クチャータイプ生成部6はリセット動作後に発生する2 個のピクチャータイプゲーク(B、B)には手側固定バ ルスをそれぞれ付加して出力する。そして、ピクチャー タイプ生成部6のピクチャータイプデータは上記フレー ム順序変換部2に直接出力されると共に第2遅延回路1 5を経て画像符号化部4に出力される。

【0029】第1遅延回路14の遅延時間は前処理郊1の遅延時間DTiと同一に設定され、第2及び第3遅延時間15,16の遅延時間はそれぞれシーケンス変換部3の遅延時間DT2に設定されており、キュー信号及びそれによるピクチャータイプデータが画像信号に同期して各回路に供給されるよう構成されている。

【0030】一方、CPU8は阿像符号化部4及びパッファメモリ5のみで用いられる制御データ (最子化器タイプ、ビットレート等) に聞してはポート17よりDS &

P回路7に出力する。DSP〈デジタルシグナルプロセス)回路7はCPU8よりも高速処理が可能な制御部であり、上記制御データをDSP回路7の管理下にあるRAM〈ランダムアクセスメモリ〉18にストアする。 又、DSP回路7はCPU8よりビブオクリップ符号化モード指令が来ると、図6に示すフローを実行する。このフローの詳しい説明は作用の箇所で行う。

【0031】次に、上記構成の作用を説明する。子めRAM10及びRAM18には制御プータがストアされている。入力画像信号は前処理部1で同期タイミング合わせ等の処理がなされ、かかる処理がなされた画像信号はフレーム順序変換部2でピクチャータイプ生成部0からのピクチャータイプに基づき図3の如くフレーム順序が変換される。フレーム順序が変換された画像信号はレーケンス変換部3でシーケンス変換された後画像符号化部4に供給される。ここで、符号化された画像信号等はパッファメモリ5に一旦ストアされた後に一定ビットレートのビットストリームとして出力される。

【0032】今、ビアオクリップ符号化モードが選択されると、CPU8はDSP回路7にその旨を出力する。すると、図6及び図7に示すように、DPS回路7は、パッファメモリ5内のデータを読み出す等によって捨てる。又、これと並行して画像符号化部4の選択回路52が疑似データ発生部53個を選択するよう制御信号を出力し、無似デーク発生部63の無似データのパッファメモリ5への舎さ込みを開始する。類似プークをパッファメモリ5の必要最小限レベルであるアンダーフロースレッショルドレベルまで書き込むと、バッファメモリ6の書き込みと読み出しを停止して特徴する。

【0033】RAM10内の制御データには所望の切り 出しフレームに係る制御タイムコードが入力され、タイ ムコードとRAM10内の制御タイムコードが一致する と、CPU8がキュー信号を出力する(又は、外部機器 からキュー信号を出力する。)、このキュー信号は第1 遅延回路14を経てピクチャータイプ生成部6に、又、 第1及び第3遅延回路14, 16を経てD3P回路7に それぞれ供給される。 すると、ピクチャータイプ生成部 6はリセット動作により図8に示す如く新しいデータグ ループに係るピクチャータイプデータを出力する。この ピクチャータイプアータは第2遅延回路15を経て画像 符号化部4の動き検出部49及びモード判別部50に供 給され、このピクチャータイプデータに基づき動き検出 部49及びで一ド判別部50が動作する。又、ピクチャ ータイプデータの最初の2つのBピクチャーには予測図 定パルスが付加され、モード判別部50はこの予測固定 パルスが付加されたBピクチャーのフレームでは後ろ向 き予測のみを選択する。従って、このフレームでは他デ ータグループのフレームを用いることなく子側が行われ るため、面質劣化を削減できる。

【0034】また、画質符号化部4において、キュー信

号に対応するフレームの符号化が開始され、その符号化された画像信号が出力される一方、DSP回路でにもキュー信号が入力され、DSP回路ではパッファメモリ5への書き込みを開始すると共に一定ビットレートによる読み出しを開始するよう制御する。従って、パッファメモリ5からはキュー信号に対応するフレーム以後の画像信号に係るピットストリームが出力される。このビットストリーム出力は常に新しいデータグループの最初から始まるため、画像信号のプコードに支障をさたすことがない。

【0035】また、上記切り出し面像を再生した場合、切り出し面像信号のメタート時点でのパッファメモリ占有量はアンダーフロースレッショルドレベルであるため、バッファメモリがオーバーフローする可能性が少ない。

【0038】また、本発明は画像切り出し以外でも利用できる。例えば側御データの制御タイムコードにシーンチェンジされるフレームのタイムコードを書き込んでおけば、シーンチェンジフレームになると新しいデータグループにリセットされるため、画質劣化を削減できる。即ち、シーンチェンジを出なしに画質制御が可能となり、シーンチェンジのある画像シーケンスでむやみに情報量の多いIピクチャーを増やさずに符号化することにより画質を向上させることができる。

[0037]

ì

 $(\)$

【発明の効果】以上述べたように本発明によれば、画像信号の各フレームに割り当てたビクチャータイプデータに基づき符号化を行う画像圧縮方法等において、キュー信号が出力されると、その以前のフレームとは独立にデコード可能なゲータゲループを生成するピクチャータイプデータを割り当てるよう極成したので、画像信号のデコードに支障をきたすことなく任意のフレームから自由に切り出しできるという効果がある。又、シーンチェンジ検出なしに画質の向上が図られる。

【0038】また、他の本発明によれば、画像信号の各フレームに割り当てたビクチャータイプデークに基づき符号化を行い、この符号化された画像信号をパッファメモリを介して一定レートのデータとして出力する画像圧 施装置において、ビデオクリップ符号化モードが選択されるとパッファメモリ制御部が前記パッファメモリの記憶容量を必要最小限のレベルとし、且つ、前記バッファメモリーの書き込み及び読み出しを停止して特徴するよう制御したので、この画像圧縮装厚による切り出し画像信号を連続的に再生する場合に再生側のパッファメモリがオーバーフローする可能性が極力少なくなるという効果がある。

10

【図面の簡単な説明】

【図1】面像圧縮装置の回路ブロック図(実施例)。

【図 2】フレーム照序変換部の回路ブロック図(実施例)。

[図3] フレーム順序変換の状態を示す図(実施例)。

【図4】 面像符号化部の回路ブロック図(実施例)。

【図5】ピクティータイプとデーケグループの関係を示す取(実施例).

【図 6 】 ビデオクリップ符号化モード時のフローチャート(突肱例)。

【図7】ビデオクリップ符号化モード時におけるバッファメモリの動作状態を示す図(室範例).

【図8】ピクチャータイプ生成部のピクチャータイプリ セット状態を示す図(実施例)。

【図9】 ビクチャータイプと予制構造を示す図(実施 例)。

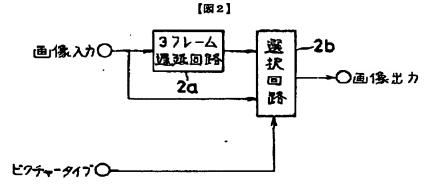
【符号の説明】

50 4…兩個符号化部

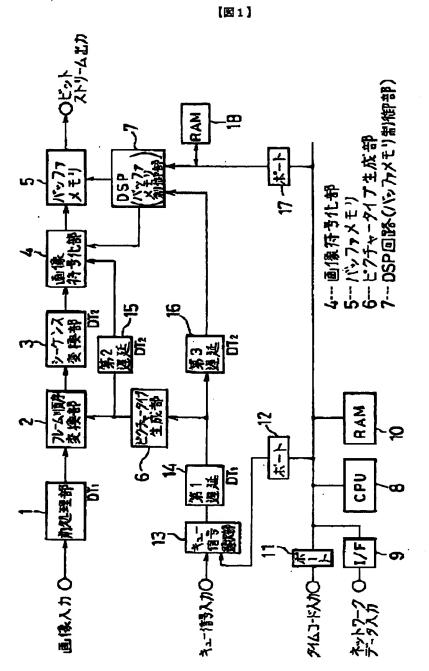
5…バッファメモリ

6…ピクチャータイプ生成部

7…DSP回路(パッファメモリ制御部)



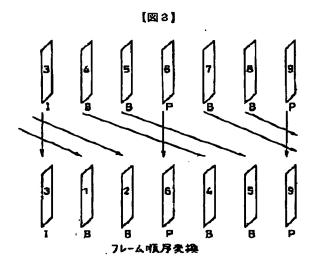
フレーム順序変換部の回路プロック

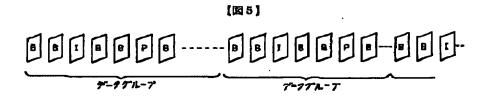


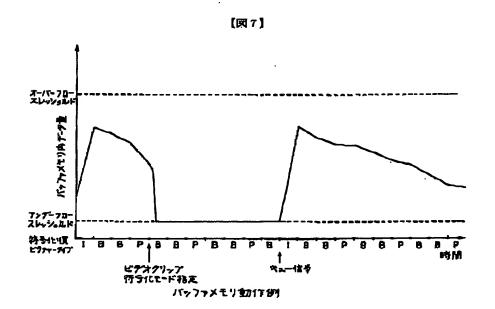
)

()

画像圧縮装置の回路ブロック

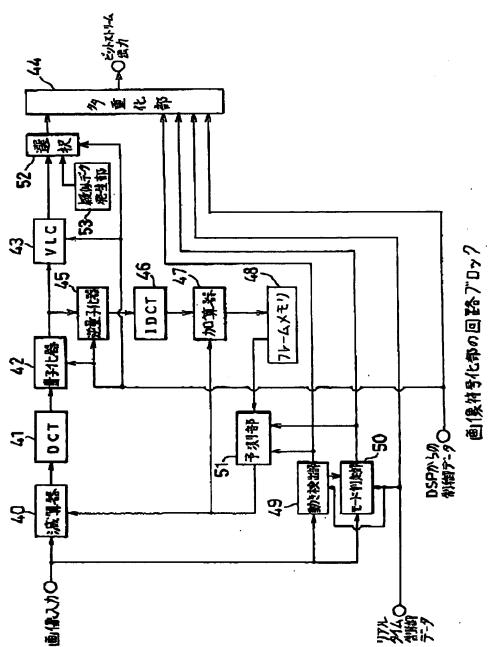




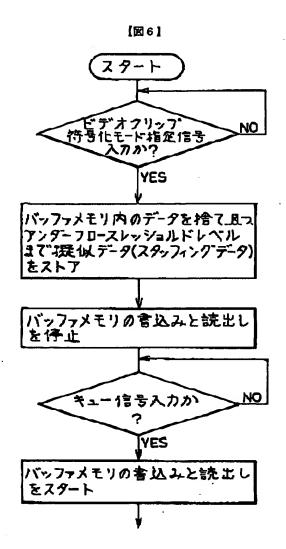


()

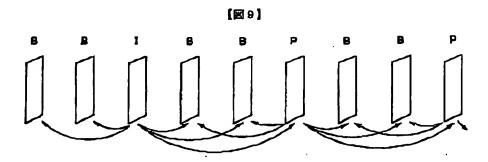
[図4]



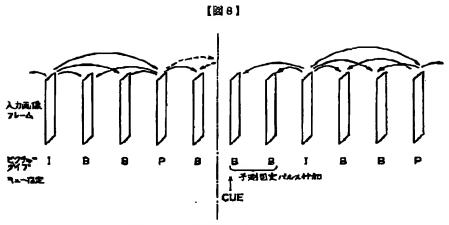
 $(\underline{\ \ })$



()



ピクチャータイアと予測構造



ピクチャークイア生成分のピクケャータイプリセット

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

| BLACK BORDERS
| IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
| FADED TEXT OR DRAWING
| BLURRED OR ILLEGIBLE TEXT OR DRAWING
| SKEWED/SLANTED IMAGES
| COLOR OR BLACK AND WHITE PHOTOGRAPHS
| GRAY SCALE DOCUMENTS
| LINES OR MARKS ON ORIGINAL DOCUMENT
| REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

OTHER: __

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.